**한국형 R&D 테스트베드 소개**

최 준영

㈜ 서플러스글로벌

반도체 중고장비 거래 전세계 시장 점유율 1위를 차지하고 있는 서플러스글로벌에서는 K-반도체 전략의 일환으로 반도체 소부장 기업들에 필요한 테스트 베드 신사업을 소개합니다.

 7월중 완공예정인 중고장비 클러스터 신사옥에 자리잡을 예정인 테스트 베드는 반도체 양산팹 수준의 클린룸 인프라를 구축하여 300mm 공정 장비와 계측/분석 장비를 구비하여 소부장 기업들의 차세대 R&D 와 양산 기술난제 해결에 필요한 실험계획, 공정, 분석, 모델링을 포함한One-stop Solution 을 제공하는 양산형 R&D 테스트 베드를 준비하여 12월경부터 장비 운영 예정입니다.

수익사업 모델로는

1. 반도체 소재, 부품, 장비 성능 평가에 사용되는 고품질, 단납기 300mm Thin Film Wafer (TFW) 제조/판매 (Pattern Wafer 제조/판매는 검토 중)
2. 반도체 소재, 부품, 장비 성능 평가에 필요한 저비용, 초단기, 고신뢰 전기적 분석 서비스 (표면, 구조 분석서비스는 검토 중)
3. 자체 R&D 팹이 필요한 기업들에게 클린룸과 공정장비 팹렌탈 서비스
4. 기초 R&D 지원사업을 통해 주관 혹은 참여기업으로 협업 과제 수행

이상의 신사업 모델에 대해 차별화된 핵심 기술 역량과 실행 방안에 대해 설명드릴 예정입니다.

Joon-Young (Albert) Choi, Ph. D.

|  |  |
| --- | --- |
| **Education** | 2008-2008.10       Samsung Institute of Technology   Giheung, Korea  **Professor**, Semiconductor Device Physics  2002– 2006.5       Arizona State University     Tempe, AZ, USA  **Ph.D**., Electrical Engineering under Dr. D.K. Schrode  Dissertation: SOI Characterization with the Mercury Pseudo-MOSFET (HgFET).  1994–1996           Yonsei University   Seoul, Korea  **M.S**., Ceramic Engineering  Master Thesis: The Effect of Micro Structure on the Thermoelectric Property of FeSi2.  1988–1994          Yonsei University     Seoul, Korea  **B.A**., Ceramic Engineering. |

|  |  |
| --- | --- |
| **Detailed Description** | 2014 –present Korea Evaluation Institute of Industrial Technology  Korea  **Inspector**  2007-2018 Si Wafer Engineering and Defect Science (SiWEDS) Global Consortium  **Representative for Samsung Electronics**  2021.3-Present **Head of R&D Test Bed/SurplusGLOBOAL, Inc**.  **Vice President**  2019.12-2021.3 **Process Development Division/R&D Center/Samsung Electronics**  **Principal Engineer**  2018.11-2019.11 **DRAM Technology Development Team/ R&D Center/Samsung Electronics**  **Principal Engineer**  2014.3-2019.11 **Material Development Team/R&D Center/Samsung Electronics**  **Principal Engineer**  2007.7-2014.2 **Manufacturing Technology Team/Infra Center/ Samsung Electronics**  **Senior/Principal Engineer**  2006.8-2007.6 Advanced Technology Development Team2/R&D Center/Samsung Electronics  **Senior Engineer**  1996–2001 **R&D Center/SK Siltron**  **Senior Researcher** |
|  |  |