

<b>강의 주제</b>	SoC (System-on-Chip) 설계 방법론 기초			
<b>담당 강사</b>	성명	한태희	소속	정보통신대학 반도체시스템공학과
	직장 연락처	031-299-4587	E-mail	than@skku.edu
<b>강의 개요</b>	<ol style="list-style-type: none"> <li>1. SoC (System-on-chip) 개념, 기본 정의.</li> <li>2. SoC 에서의 IP (Intellectual property) 및 설계 재사용 (design reuse) 소개.</li> <li>3. 모바일, PC 에서의 SoC use case.</li> <li>4. HW, SW 각각의 관점에서 설계 흐름 이해.</li> <li>5. SoC 설계의 계층적 이해 (시스템 수준에서 트랜지스터 수준).</li> <li>6. 레지스터 전송 수준 (Register-transfer-level)에서 디지털 시스템 설계 방법 기초 소개.</li> </ol>			