

이력서 (Curriculum Vitae)

성명: 한태희

성균관대학교 정보통신대학 반도체시스템공학과 교수, 공학박사, IEEE Senior Member.

Office: 성균관대학교 자연과학캠퍼스 반도체관 400528 호

Tel.: +82-31-299-4587

Email: than@skku.edu

<학력>

- ◆ 1994. 03 ~ 1999.02 공학박사, KAIST 전기및전자공학과 (학위 논문: 동영상 압축을 위한 효율적인 움직임 추정 기법 및 VLSI 아키텍처)
- ◆ 1992.03 ~ 1994.02 석사, KAIST 전기및전자공학과 (학위 논문: HK486 마이크로프로세서를 위한 온칩 부동소수점 연산기 설계)
- ◆ 1988.03 ~ 1992.02 학사, KAIST 전기및전자공학과

<경력>

- ◆ 2008.03 ~ 현재 성균관대학교 반도체시스템공학과 교수
- ◆ 2021.11 ~ 현재 한국연구재단 기초연구본부 ICT 융합연구단 컴퓨터시스템/처리 전문위원 (PM: Project Manager)
- ◆ 2015.01 ~ 2022.12 대한전자공학회 논문지 (반도체디바이스 분야) 편집위원장
- ◆ 2017 IEEE 11th International Symposium on Embedded Multicore/Many-core Systems-on-Chip, 학술대회 위원장 (General Chair)
- ◆ 2011.05 ~ 2013.04 지식경제부(현 산업통상자원부) 산하 한국산업기술평가관리원 시스템반도체 PD (Program Director)
- ◆ 2006.09 ~ 2008.02 한국공학대학교 (구 한국산업기술대학교) 전자공학과 조교수
- ◆ 1999.03 ~ 2006.08 삼성전자 통신연구소 모델개발팀 책임연구원

<연구분야>

차세대 SoC 아키텍처, 온 칩 네트워크, 메모리 시스템, 칩렛 및 3 차원 IC

<주요 수상>

- 삼성전자 정보통신총괄 연구개발부문 올해의 통신인상 (2003. 01)
- 정보통신부 창립 20 주년 기념 장관 표창 (2005.01)
- 산업통상자원부 장관상 (2013.10)
- 대한전자공학회 논문상 (2015.11)
- 과학기술단체총연합회 과학기술 우수 논문상 (2016.07)
- SKKU (성균관대) Teaching award (2022.05)